

# IP2726

## 集成多种协议、用于 USB-A 和 TYPE-C 双端口输出的快充协议 IC

### 1. 特性

- 支持 1A1C
  - ◇ 支持 USB-A 和 TYPE-C 双端口输出
  - ◇ 单口输出支持全部快充协议
  - ◇ 双口同时插入时降压到 5V
- 快充规格
  - ◇ 集成 QC2.0/QC3.0/QC4/QC4+ 输出快充协议
    - 支持 Class A 和 Class B 电压等级
  - ◇ 集成 FCP 输出快充协议
  - ◇ 集成 SCP 输出快充协议
  - ◇ 集成 AFC 输出快充协议
  - ◇ 集成 MTK PE+ 1.1&2.0 输出快充协议
    - PE+ 2.0: 5V~20V (0.5V/Step) 配置
    - PE+ 1.1: 5V, 7V, 9V, 12V 配置
  - ◇ 集成 USB C DFP 协议, 支持输出快充
  - ◇ 兼容 BC1.2、2.4A, 2A 手机快充
- 集成 USB Power Delivery (PD2.0/PD3.0) 协议
  - ◇ 集成 TYPE-C DFP 协议
  - ◇ 自动检测 TYPE-C 设备的插入和拔出
  - ◇ 集成标准的 PD2.0/PD3.0/PPS 协议
  - ◇ 集成对 E-MARK 线缆的识别和支持
- 自动检测 DP, DM 上电压对应的快充请求, 通过调节 FB 精确控制输出电压
- 电源管理
  - ◇ 集成外扩功率 MOS 的开关控制
  - ◇ 集成 ADC 检测外扩 MOS 路径电流
  - ◇ 内置功率路径管理
  - ◇ 内置自动控制泄放电路功能
  - ◇ 支持自动进入待机低功耗模式
- 多重保护、高可靠性
  - ◇ 输出过流、过压、短路保护
  - ◇ NTC 过温保护
  - ◇ DP, DM, CC1, CC2 过压保护
  - ◇ DP, DM 对地弱短路保护
  - ◇ DP/DM/CC1/CC2 均支持 20V 高耐压
- 灵活定制, 支持在线升级
- 宽工作电压范围: 3 V~30V
- 封装 QFN24

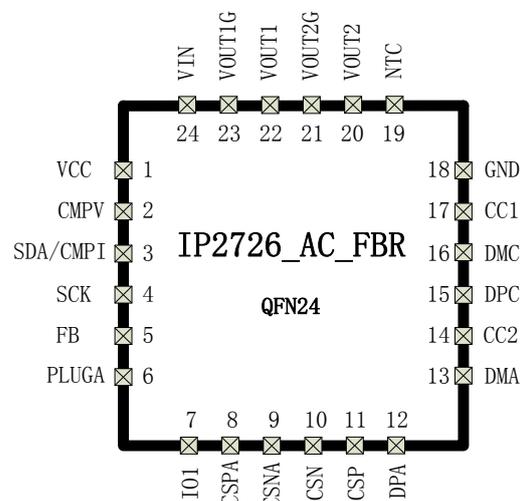
### 2. 简介

IP2726\_AC\_FBR 是一款集成多种协议、用于 USB-A 和 TYPE-C 双端口输出的快充协议 IC。支持多种快充协议, 包括 USB TypeC DFP, PD2.0/PD3.0/PPS, HVDCP QC4+/QC4/QC3.0/QC2.0 (Quick Charge), FCP (Hisilicon® Fast Charge Protocol), SCP (Super Fast Charge), AFC (Samsung® Adaptive Fast Charge), MTK PE+ 2.0/1.1 (MediaTek Pump Express Plus 2.0/1.1), Apple 2.4A, BC1.2 以及 2.0A。为适配器、车充等单向输出应用提供完整的 TYPE-C 解决方案。

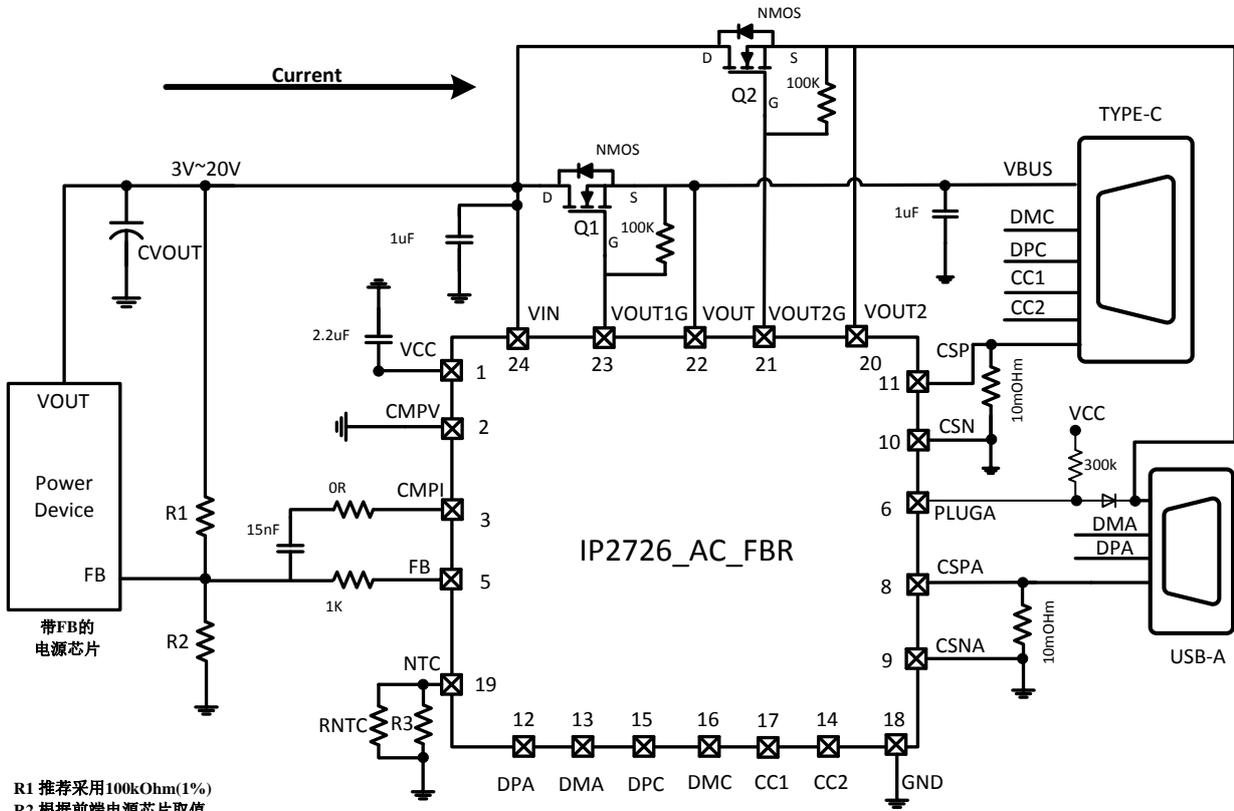
IP2726\_AC\_FBR 具备高集成度与丰富功能, 在应用时仅需极少的外围器件, 有效减小整体方案的尺寸, 降低 BOM 成本。

### 3. 应用

- ◇ 适用于单向快充输出应用
- ◇ 交流电源适配器
- ◇ 车充
- ◇ 带 PD 输出功能的系统应用

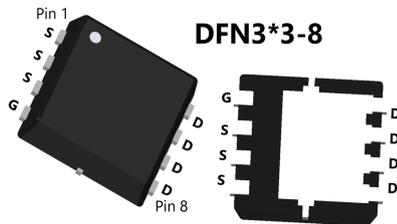


## 4. 典型应用原理图



R1 推荐采用100kOhm(1%)  
 R2 根据前端电源芯片取值  
 Q1推荐采用V<sub>ds</sub>耐压在30V以上的NMOS功率管  
 CMPI组成的补偿网络电阻电容值只是推荐值，可能要针对不同的前端电源芯片根据实际情况调整

MOS 管 Q1, Q2 选型	VDS 电压	ID 电 流	RDS (oN) 内阻	封装	VGS 电压	适用于 PD 输出功率 与输出电压范围
PW3428	30	28A	<15mΩ	DFN3*3-8	±20V	18W 至 60W (3.6V-20V)
PW3467	30	67A	<5.5mΩ	DFN3*3-8	±20V	18W 至 60W ((3.6V-20V)



Pin No.	Pin name	Pin description
1	VCC	VCC 内部电源输出, 需外接 2.2uF 电容
2	CMPV	光耦调压模式的 CC 环路反馈端
3	SDA/CMPI	I2C 总线数据/FB 分压模式的 CC 环路反馈端
4	SCK	I2C 总线时钟
5	FB	反馈环路的驱动输出端。连接至外部电源误差放大器的参考输入端, 以设定输出电压。
6	PLUGA	USB-A 口的插入检测脚
7	IO1	GPIO
8	CSPA	USB-A 端口电流采样正端
9	CSNA	USB-A 端口电流采样负端
10	CSN	TYPEC 端口电流采样负端
11	CSP	TYPEC 端口电流采样正端
12	DPA	连接 USB-A DP 引脚
13	DMA	连接 USB-A DM 引脚
14	CC2	Type-C 检测引脚 CC2
15	DPC	连接 TYPEC DP 引脚
16	DMC	连接 TYPEC DM 引脚
17	CC1	Type-C 检测引脚 CC1
18	GND	接地
19	NTC	温敏电阻检测引脚, 不用 NTC 功能时接 51K 到 GND
20	VOUT2	USB-A 端口放电输出电源检测引脚
21	VOUT2G	VUSB-A 端口放电输出 NMOS 控制引脚
22	VOUT1	TYPEC 放电输出电源检测引脚
23	VOUT1G	TYPEC 放电输出 NMOS 控制引脚
24	VIN	电源输入引脚

## 6. 极限参数

参数	符号	值	单位
VIN 端口输入电压范围	VIN	-0.3 ~ 30	V
VOUT1/VOUT2 端口输入电压范围	VOUT	-0.3 ~ 30	V
VOUT1G/VOUT2G 端口输入电压范围	VOUTG	-0.3 ~ 30	V
DPC/DMC/DPA/DPC 端口输入电压范围	$V_{DP}$ , $V_{DM}$	-0.3 ~ 25	V
CC1, CC2 端口输出电压范围	$V_{CC1}$ , $V_{CC2}$	-0.3 ~ 30	V
其他端口耐压范围		-0.3 ~ 6	V
结温范围	$T_J$	-40 ~ 150	°C
存储温度范围	$T_{stg}$	-60 ~ 150	°C
回流焊温度 (10sec)	$T_S$	260	°C
工作环境温度范围	$T_A$	-40~120	°C

# IP2726

封装热阻	$\theta_{JA}$	90	°C/W
封装热阻	$\theta_{JC}$	39	°C/W
人体模型 (HBM)	ESD	2	KV

\*高于绝对最大额定值部分所列数值的应力有可能对器件造成永久性的损害，在任何绝对最大额定值条件下暴露的时间过长都有可能影响器件的可靠性和使用寿命

## 7. 推荐工作条件

参数	符号	最小值	典型值	最大值	单位
输入电压	V <sub>IN</sub>	3		25	V
工作环境温度	T <sub>A</sub>	-40		85	°C

\*超出这些工作条件，器件工作特性不能保证。

## 8. 电气特性

除特别说明，T<sub>A</sub>=25°C, 4.5V ≤ V<sub>IN</sub> ≤ 5.5V

参数	符号	测试条件	最小值	典型值	最大值	单位
输入工作电压	V <sub>IN</sub>	引脚直接加电压	3		25	V
输入欠压阈值	UVLO	V <sub>IN</sub> 下降沿	2.5		2.9	V
VCC	VCC			3.1		V
<b>TYPE-C 特性</b>						
Rp_default	DFPCC termination for default USB Power			80		μA
Rp_1.5A	DFP CC termination for 1.5A power			180		μA
Rp_3.0A	DFP CC termination for 3.0A power			330		μA
<b>HVDCP (QC2.0&amp;QC3.0)模式</b>						
数据检测电压阈值	V <sub>DATA_REF</sub>		0.25	0.325	0.4	V
DP 高 glitch 时间	T <sub>GLITCH(BC)_DP_H</sub>		1000	1250	1500	ms
DM 低 glitch 时间	T <sub>GLITCH(BC)_DM_L</sub>			2		ms

# IP2726\_AC\_FBR

输出电压 glitch 时间	$T_{\text{GLITCH(V\_CHANGE)}}$		20	40	60	ms
连续模式 glitch 时间	$T_{\text{GLITCH\_CONT\_CHANGE}}$		100		200	us
DM 下拉电阻	$R_{\text{DM\_DOWN}}$	VDP=0.6V		20		kOhm
DP 下拉电阻	$R_{\text{DAT\_LKG}}$	VDP=0.6V		500		kOhm
<b>DCP 模式</b>						
三星 DP/DM 输出电压			1.08	1.2	1.32	V
三星 DP/DM 输出阻抗				100		kOhm
Apple 2.4A DP/DM 输出电压			2.64	2.7	2.76	V
Apple 2.4A DP/DM 输出阻抗				30		kOhm
<b>GPIO 特性</b>						
VIH	输入高电平		0.7VCC			V
VIL	输入低电平				0.3VCC	V
VOH	输出高电平			VCC		V
VOL	输出低电平			GND		V
Rpu	上拉电阻			10		k
Rpd	下拉电阻			10		k
<b>I2C 特性</b>						
$F_{\text{I2C}}$	Bit rate		100		400	KHz

## 9. 功能描述

### DP/DM 快充协议

#### 高通快充协议(QC3.0/QC2.0)

IP2726\_AC\_FBR 通过 USB D+/D- 自动检测 QC3.0/QC2.0, 并兼容 BC1.2 协议/APPLE 2.4A 充电协议/三星充电协议。

- AP设备 : 支持 D+/D- 2.7V/2.7V 的 APPLE 2.4A 模式.
- SAN智能手机 : 支持 D+/D- 1.2V/1.2V 的三星充电模式.
- BC1.2: 支持 DCP/SCP/CDP.
- Quick Charge 3.0/2.0: D+ /D- 配置如表 8.

表 8. QC3.0/2.0 DP/DM 配置表

DP	DM	A 类	B 类
----	----	-----	-----

0.6 V	GND	5 V	5 V
3.3 V	0.6 V	9 V	9 V
0.6 V	0.6 V	12 V	12 V
0.6 V	3.3 V	连续模式	连续模式
3.3 V	3.3 V	保持	20V

## MTK Pump Express Plus 协议

IP2726\_AC\_FBR 支持 MTK PE+1.1/2.0 快充协议。

## FCP, SCP

IP2726\_AC\_FBR 支持 FCP, SCP 快充协议。

## TYPE-C /PD

支持 TYPE-C 电流配置，自动检测 TYPE-C 设备的插入和拔出

集成了认证标准的 USB Power Delivery (PD) 控制器，支持 PD2.0/PD3.0/PPS

## 功率路径控制

IP2726\_AC\_FBR 支持外扩 NMOS 功率管控制，通过 VOUTG 引脚控制 NMOS 管 Gate 端，从而控制功率路径开启/关闭。USB-A 口和 TYPEC 口有独立的功率管控制。

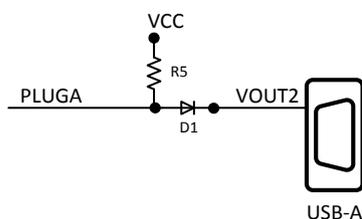
USB-A 口在检测到插入后开启功率管，检测到轻载后关闭功率管。

TYPEC 口在 CC 连接建立后开启功率管，CC 连接断开后关闭功率管。

集成泄放电路，当输出电压需要快速泄放的时候，开启内部 400ohm 下拉电阻。

\*推荐采用 Vds 耐压在 30V 及以上的 NMOS 功率管。

## USB-A 口插拔检测



IP2726\_AC\_FBR 可以自动检测 A 口负载插入。R5 的大小会影响插入检测灵敏度。

通过 A 口片外的 10mOhm 电阻来检测输出电流，当电流小于 50mA 持续 16S 时，判断轻载拔出。

## 调压模式

IP2726\_AC\_FBR 默认采用 FB 分压电阻调压模式，可以定制其他的调压方式。

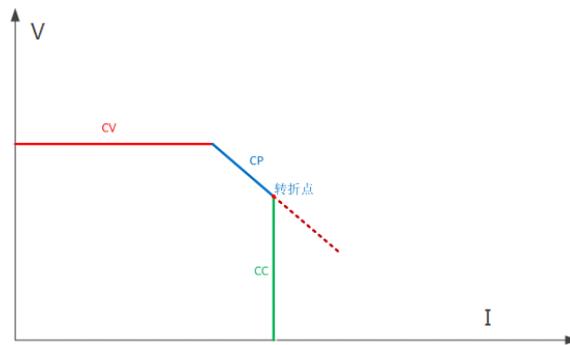
### ➤ FB 分压电阻调压

IP2726\_AC\_FBR 集成 FB 控制接口，可通过调节 FB SOURCE/SINK 的电流来精确控制输出电压。例如，输出 9V 电压时，对应 FB 引脚 SINK 电流 40uA；输出 12V 电压时，对应 FB 引脚 SINK 电流 70uA；输出 20V 电压时，对应 FB 引脚 SINK 电流 150uA；输出 5V 电压时，FB 引脚既不 SOURCE 电流，也不 SINK 电流。

在典型应用中，FB 引脚连接到电源芯片的 FB 端，FB 端到电源 VOUT 之间的电阻应采用高精度（1%）100kOhm 电阻，FB 端到地之间的电阻需要根据所用电源芯片取值，R2 可通过下述公式计算：

$$V_{FB} = \frac{V_{OUT}}{R1 + R2} * R2$$

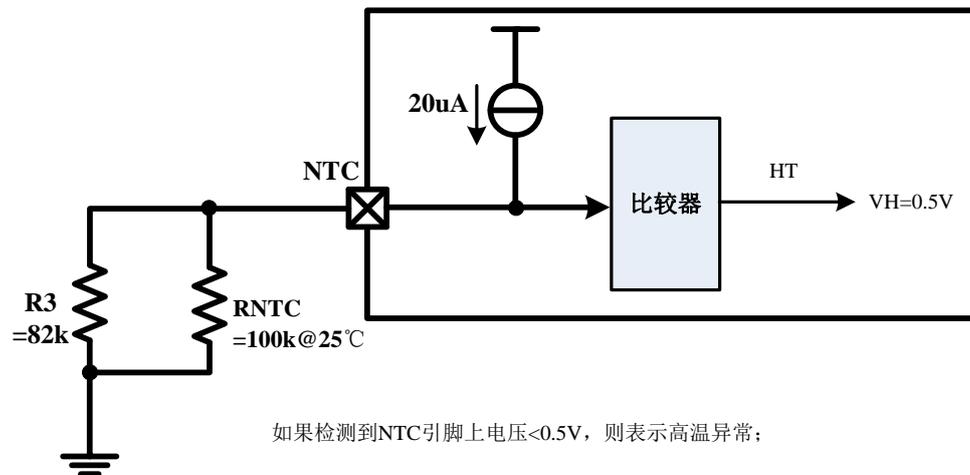
IP2726\_AC\_FBR 集成 CC 限流环路控制，通过 CMPI 脚外接电容、电阻（可选）到 FB 脚组成补偿网络，补偿网络的电容、电阻值需要根据前端电源网络的具体参数进行匹配调整，可满足 PPS/QC4+认证要求、可灵活定制各种功率及电压电流曲线。



### ➤ I2C

IP2726\_AC\_FBR 集成 I2C master 控制接口。可以配合有 I2C slave 功能的前端电源芯片调压。例如 Inno3 pro 等

## NTC



IP2726 集成 NTC 温敏电阻检测可检测设备温度，在工作的时候 NTC PIN 输出  $20\mu A$  的电流，同时检测 NTC PIN 脚的电压来判断当前温度。当温度异常时关闭功率路径上的 MOS 管，保护设备的安全。